



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

RESPOSTAS AOS RECURSOS

CARGO: TÉCNICO EM LABORATÓRIO/ÁREA: INFORMÁTICA

PROTOCOLO: 306

Inscrição: 809575

Candidato: RAFAÉL ÍGOR FRITZ

Campus: Osorio

Dt.Envio: 19/05/2014 23:21:48

Questão: 4

Bibliografia: <http://gsd.di.uminho.pt/jpo/cadeiras/2003-2004/csi/grep-1x2.pdf>

RECURSO:

O comando certo seria "grep" o qual da para entender ser erro de digitação, que foi escrito "greps" comando que não existe.

Dessa forma o erro de digitação está induzindo ao erro.

Peço a anulação da questão, pois não há alternativa INCORRETA.

"<http://gsd.di.uminho.pt/jpo/cadeiras/2003-2004/csi/grep-1x2.pdf>" Acesso em: 19 de maio de 2014.

LUNARDI, Marco Agisander. Comandos Linux: Prático e Didático. editora Ciência Moderna., 2007.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

O comando correto de execução é 'grep' e não 'greps' como aparece na alternativa A da questão 4. O próprio autor do recurso inicia o recurso corroborando que o comando correto é 'grep' e utiliza referências que também fazem referência ao comando 'grep' e não 'greps'. Ressalta-se que não houve erro de digitação na elaboração da prova e a inclusão de uma letra foi proposital, já que com a inclusão de tal letra o comando torna-se incorreto.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 549

Inscrição: 456918

Candidato: MARIELE DE ALMEIDA LANES

Campus: Farrap

Dt.Envio: 20/05/2014 16:58:18

Questão: 4

Bibliografia: <http://gsd.di.uminho.pt/jpo/cadeiras/2003-2004/csi/grep-1x2.pdf>

RECURSO:

O comando certo seria "grep", situação esta que leva a entender ter ocorrido um erro de digitação, pois foi escrito "greps", que é um comando que não existe.

Dessa forma o erro de digitação está induzindo ao erro.

Peço a anulação da questão, pois não há alternativa INCORRETA.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

O comando correto de execução é 'grep' e não 'greps' como aparece na alternativa A da questão 4. O próprio autor do recurso inicia o recurso corroborando que o comando correto é 'grep' e utiliza uma referência que também faz referência ao comando 'grep' e não 'greps'. Ressalta-se que não houve erro de digitação na elaboração da prova e a inclusão de uma letra foi proposital, já que com a inclusão de tal letra o comando torna-se incorreto.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 771

Inscrição: 803880

Candidato: RENATO DE LIMA VILELA

Campus: Osorio

Dt.Envio: 21/05/2014 09:03:32

Questão: 11

Bibliografia: Vários citados no texto do recurso.

RECURSO:

A afirmação de numero I, da questão 11, apontada no gabarito como correta, afirma que os dados sejam rotacionados "em torno da cabeça de leitura/escrita", enquanto o correto seria afirmar que os dados são rotacionados "sob" ou "sobre".

Afirmar que os dados são rotacionados "em torno" leva a entender que o elaborador da questão afirma que o sistema de disco teria cabeças de leitura/escrita fixas com discos rotacionando ao redor destas.

Somado a isto, entendo que afirmar que os dados são rotacionados em torno das cabeças não torna claro se o elaborador da questão tinha a intenção de fazer uma afirmação correta ou incorreta.

Para concluir, com base no que foi apresentado, lhe encaminho o presente recurso entendo que a resposta correta para a questão 11 seja "B - apenas a II" e não "D - apenas I e II".

Havendo necessidade, favor entrar em contato pelo email rvinfo@ig.com.br ou pelo telefone 51-96525205.

Bibliografia:

http://web.mit.edu/rhel-doc/4/RH-DOCS/rhel-isa-pt_br-4/s1-storage-perf.html item 5.4.1.3.

http://www2.ufersa.edu.br/portal/view/uploads/setores/145/arquivos/arq/aulas/05%20-%20Mem%C3%B3ria%20Externa_II.pdf, página 3.

<http://www2.ic.uff.br/~deborafac/pdf/parte16.pdf>, pagina 2, slide 11.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

A definição da afirmação I pode ser encontrada em várias bibliografias da área de computação. Aqui cita-se o livro: BROOKSHEAR, J. Glenn. **Ciência da Computação: Uma Visão Abrangente**. 11ª edição. Porto Alegre: Bookman, 2013.

Na página 32 o autor faz a definição de tempo de latência. A afirmação I é retirada desta bibliografia, muito empregada na computação.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 286

Inscrição: 809575

Candidato: RAFAÉL ÍGOR FRITZ

Campus: Osorio

Dt.Envio: 19/05/2014 22:53:04

Questão: 13

Bibliografia: http://www.gta.ufrj.br/grad/01_1/foto/aplicacoes.htm

RECURSO:

A alternativa "C" também está INCORRETA pois não existe mouse "Ótico-mecânicos" existe sim o mouse Opto-mecânicos.

Existe o mouse ótico, mas não é mecânico.

Os três tipos de mouse corretos são: mouses mecânicos, mouses óticos e mouses opto-mecânicos.

Sendo assim a questão 13 apresenta duas alternativas INCORRETAS, Letra "A" e "C".

Peço a anulação da questão pois apresenta duas alternativas incorretas.

REFERÊNCIAS

UFRJ. "http://www.gta.ufrj.br/grad/01_1/foto/aplicacoes.htm" Acesso em maio 2014.

O Mouse. Disponível em: "<http://pt.kioskea.net/contents/409-o-mouse>" Acesso em: 19 de maio de 2014.

MOUSE OPTOMECANICO. Disponível em: "<http://pcliian.tripod.com/MOUSE.HTML>" Acesso em maio 2014.

Curso de informática básica 2: mouse e teclado. Disponível em: "<http://artigos.softonic.com.br/curso-informatica-basica-mouse-teclado>" Acesso em maio 2014.

Saiba mais sobre os três tipos básicos de mouse de computador. Disponível em: "<http://memoriacomputador.blogspot.com.br/2012/11/saiba-mais-sobre-os-tres-tipos-basicos.html>" Acesso em maio 2014.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

“*Optomechanical*” refere-se ao termo em inglês, que traduzido para português é “ótico-mecânico”. Como referência citamos o livro “**Organização Estruturada de Computadores**”, de Andrew S. Tanenbaum (TANENBAUM, A. S. **Organização Estruturada de Computadores**. 5ª edição. Rio de Janeiro: Pearson, 2007.).

Na página 63, Tanenbaum, cita o mouse “ótico-mecânico” no seguinte trecho: “*O terceiro tipo de mouse é ótico-mecânico, tem uma esfera que gira dois eixos alinhados a 90 graus em relação um ao outro...*”



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 542

Inscrição: 456918

Candidato: MARIELE DE ALMEIDA LANES

Campus: Farrap

Dt.Envio: 20/05/2014 16:34:46

Questão: 13

Bibliografia: <http://pt.kioskea.net/contents/409-o-mouse>

RECURSO:

A alternativa "C" também está INCORRETA pois não existe mouse "Ótico-mecânicos", e sim o mouse Opto-mecânicos.

Os três tipos de mouse corretos são: mouses mecânicos, mouses óticos e mouses opto-mecânicos.

Sendo assim a questão 13 apresenta duas alternativas INCORRETAS, Letra "A" e "C". Devido a isso, peço a anulação da referida questão.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

“*Optomechanical*” refere-se ao termo em inglês, que traduzido para português é “ótico-mecânico”. Como referência citamos o livro “**Organização Estruturada de Computadores**”, de Andrew S. Tanenbaum (TANENBAUM, A. S. **Organização Estruturada de Computadores**. 5ª edição. Rio de Janeiro: Pearson, 2007.).

Na página 63, Tanenbaum, cita o mouse “ótico-mecânico” no seguinte trecho: “*O terceiro tipo de mouse é ótico-mecânico, tem uma esfera que gira dois eixos alinhados a 90 graus em relação um ao outro...*”



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 711

Inscrição: 459109

Candidato: RUI ANTONIO DA ROCHA LORENSI

Campus: Farrap

Dt.Envio: 20/05/2014 22:36:28

Questão: 13

Bibliografia: Inf. para concursos 4ª ed. 2009 Elsevier pag 100; Info para concursos 6ª Ed. 2008 Elsevier pag 58

RECURSO:

Informatica Para Concursos

Jorge Ruas, 2008 Elsevier- Pag 58.

Informatica Para Concursos

JOAO ANTONIO CARVALHO,2009 Elsevier - Pag 100

Informatica

Rogério Amigo De Oliveira, 2007 Elsevier - Pag 32

Curso de montagem e manutenção de computadores

Marilane Almeida, 2007 Digerati books - Pag 32.

Segundo o dicionario aurelio.

Otico: adj. Relativo ao ouvido.

Optico: adj. Relativo à óptica, à visão. / Que pertence ao olho. // Ângulo óptico ou ângulo de visão, ângulo que tem o vértice no olho do observador, e cujos lados passam pelas extremidades do objeto considerado. // Nervo óptico, nervo que liga o olho ao encéfalo e forma o segundo par de nervos cranianos.

Na biografia pesquisada todos referem-se à MOUSE ÓPTICO. Entendo também que a afirmação de que "Existem três tipos de mouses" torna exclusiva a verdade dessa condição, não havendo possibilidade de existirem outros modelos. Entendo que o gabarito julgou a afirmativa "a" a resposta correta, porem, a letra "c" também não condiz com as possibilidades encontradas atualmente no mercado. Em função disto solicito a anulação da questão por duplicidade de resposta.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

Como referência dos tipos de mouse, citamos o livro, **“Organização Estruturada de Computadores”**, de Andrew S. Tanenbaum (TANENBAUM, A. S. **Organização Estruturada de Computadores**. 5ª edição. Rio de Janeiro: Pearson, 2007.).

Na página 63, Tanenbaum, cita o mouse “ótico” e “ótico-mecânico” nos seguintes trechos:

- *“O segundo tipo de mouse é o ótico. Esse tipo não tem rodinhas nem esferas..”*
- *“O terceiro tipo de mouse é ótico-mecânico, tem uma esfera que gira dois eixos alinhados a 90 graus em relação um ao outro...”*



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 735

Inscrição: 807407

Candidato: LUIS PHELLIPE BUENO DE MELLO

Campus: Osorio

Dt.Envio: 20/05/2014 23:42:23

Questão: 13

Bibliografia: Gabriel Torres; Hardware Curso Completo 4ª edição

RECURSO:

A questão possui mais de uma alternativa incorreta, um exemplo é a questão C e D.

Existe mais modelos de impressora do que as determinadas na Opção D, além da bibliografia já citada, existe informações relevantes no site oficial do sr Carlos E. Morimoto <http://www.hardware.com.br/termos/impressora-jato-de-tinta>.

Também a bibliografia inicial informa mais de 4 tipos de mouses levando a questão C também ser considerada como errada.

Fontes bibliográficas também usadas em outros concursos federais para mesmo tipo de cargo ex: <http://www.progep.furg.br/arquivos/editais/001149.pdf>

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

Como referência dos tipos de mouse, citamos o livro, **“Organização Estruturada de Computadores”**, de Andrew S. Tanenbaum (TANENBAUM, A. S. **Organização Estruturada de Computadores**. 5ª edição. Rio de Janeiro: Pearson, 2007.).

Na página 63, Tanenbaum, cita o mouse “mecânico”, “ótico” e “ótico-mecânico” nos seguintes trechos:

- *“Três tipos de mouses foram produzidos: mouses mecânicos, mouses óticos, e mouses ótico-mecânicos...”*
- *“O segundo tipo de mouse é o ótico. Esse tipo não tem rodinhas nem esferas..”*
- *“O terceiro tipo de mouse é ótico-mecânico, tem uma esfera que gira dois eixos alinhados a 90 graus em relação um ao outro...”*

A mesma referência é usada para as variedades de impressoras jato de tinta. Na página 64, o autor cita as duas variedades de impressoras, que atualmente são as mais empregadas do mercado:

- *“Há duas variedades de impressoras jato de tinta: as piezoelétricas (usadas pela Epson) e as térmicas (usadas pela Canon, HP e Lexmark)...”*



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 246

Inscrição: 809575

Candidato: RAFAÉL ÍGOR FRITZ

Campus: Osorio

Dt.Envio: 19/05/2014 21:54:54

Questão: 15

Bibliografia:

http://www.inf.pucrs.br/~emoreno/undergraduate/CC/orgarqi/class_files/Aula17/Aula17b.pdf

RECURSO:

A questão apresenta erro de digitação na palavra "Harward" o correto é "Harvard", este erro está na primeira opção e na última opção, escrito "Arquitetura de Harward" que não existe, sendo assim a última opção não tem como ser verdadeira.

Peço a anulação da questão, pois está induzindo ao erro.

REFERÊNCIAS

MARCON Cesar Augusto. Arquiteturas Von Neumann e Harvard. Disponível em: "http://www.inf.pucrs.br/~emoreno/undergraduate/CC/orgarqi/class_files/Aula17/Aula17b.pdf" acesso em: 19 de maio de 2014.

Departamento de Engenharia Elétrica - UNESP.

"http://www.feis.unesp.br/Home/departamentos/engenhariaeletrica/microcontrolador_atmel_1-1.pdf" Acesso em 19 de maio de 2014.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

A grafia da palavra "Harward" não tem influência na interpretação das afirmações. As afirmações que compõe a pergunta foram extraídas do livro: VELLOSO, Fernando de C. **Informática: conceitos básicos**. 8ª edição. Rio de Janeiro: Elsevier, 2011. Na página 34 encontra-se a grafia de "Harward" com "w".



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 534

Inscrição: 456918

Candidato: MARIELE DE ALMEIDA LANES

Campus: Farrap

Dt.Envio: 20/05/2014 16:10:19

Questão: 15

Bibliografia:

http://www.inf.pucrs.br/~emoreno/undergraduate/CC/orgarqi/class_files/Aula17/Aula17b.pdf

RECURSO:

A questão apresenta erro de digitação na palavra "Harward", pois o correto é "Harvard", sendo que este erro está na primeira e na última opção, estando escrito "Arquitetura de Harward", que não existe. Portanto, a última opção não tem como ser verdadeira.

Devido a isso, peço a anulação da questão, pois está induzindo ao erro.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

A grafia da palavra "Harward" não tem influência na interpretação das afirmações. As afirmações que compõe a pergunta foram extraídas do livro: VELLOSO, Fernando de C. **Informática: conceitos básicos**. 8ª edição. Rio de Janeiro: Elsvier, 2011. Na página 34 encontra-se a grafia de "Harward" com "w".



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 749

Inscrição: 807407

Candidato: LUIS PHELLIPE BUENO DE MELLO

Campus: Osorio

Dt.Envio: 21/05/2014 00:14:33

Questão: 16

Bibliografia: Gabriel Torres; Hardware: Versão Revisada e Atualizada | Gabriel Torres; Hardware Curso Completo 4ª

RECURSO:

A questão 16 possui a alternativa C e D corretas , os processadores Intel e Amd empregam a arquitetura a arquitetura Risc ,com a bibliografia citada o sr. Examinador pode conferir que existe a arquitetura Híbrida ,que é exatamente Cisc e risc juntos no mesmo processador , portanto emprega sim risc , a questão seria incorreta se fosse abordado como “os processadores Intel e amd empregam SOMENTE o modelo de arquitetura RISC ? “

Na bibliografia “Hardware: Versão Revisada e Atualizada” o sr Gabriel Torres informa modelos de computadores AMD e intel , segue um trecho: Todos os processadores a partir do k5, no lado da amd ,e do Pentium pro e do Pentium II ,no lado da intel , usam esse arquitetura.

No caso a arquitetura citada é arquitetura híbrida CISC/Risc .

A segunda bibliografia “Gabriel Torres; Hardware Curso Completo 4ª” comenta sobre a tecnologia, porem acaba não revelando modelos que eu acabei citando pela bibliografia 1.

Lembrando que a bibliografia de Gabriel Torres é muito respeitada no meio de concursos públicos , é exigido inclusive em concursos federais para mesmo tipo de cargo ,como não foi citado nenhuma bibliografia para estudo no mesmo concurso é necessário também que seja avaliado outras bibliografias de confiança ,

muito Obrigado pela atenção e um ótimo trabalho .

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

Como o próprio candidato mostra, os atuais processadores da Intel e AMD usam um terceiro modelo de arquitetura, chamado de arquitetura híbrida. Um processador com modelo de arquitetura RISC, não poderia ser empregado nos PCs, porque não seria possível rodar os programas atuais, como Windows e Office. Deste modo, esses processadores usam um decodificador de instruções, que traduz as instruções CISC (empregadas nos programas para PCs), para instruções RISC. Entretanto, as microinstruções RISC não podem ser acessadas diretamente, ou seja, não é possível criar programas usando o modelo de arquitetura RISC, passando por cima deste decodificador. Deste modo, para PCs é possível escrever apenas programas usando modelo de arquitetura CISC. Além disso, as instruções RISC não são divulgadas pelo fabricante e são incompatíveis com as microinstruções de computadores que usam o modelo de arquitetura RISC.

Sendo assim, os microprocessadores atuais da Intel e AMD usam um terceiro modelo de arquitetura, chamado de arquitetura híbrida e não o modelo de arquitetura RISC, como informado na questão. Portanto, as alternativas C e D estão incorretas.

Como referência para a questão, citamos a bibliografia citada pelo autor e também o livro: VELLOSO, Fernando de C. **Informática: conceitos básicos**. 8ª edição. Rio de Janeiro: Elsevier, 2011.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 902

Inscrição: 809575

Candidato: RAFAÉL ÍGOR FRITZ

Campus: Osorio

Dt.Envio: 21/05/2014 14:06:44

Questão: 16

Bibliografia: <http://www.clubedohardware.com.br/artigos/Por-Dentro-da-Arquitetura-do-Pentium-4/1201/4>

RECURSO:

Desde da geração anterior (6ª geração) os processadores da intel utilizam uma arquitetura híbrida CISC/RISC.

segundo Gabriel Torres "tanto a Intel quanto a AMD usam decodificadores CISC/RISC".

Temos duas alternativas corretas "C" e "E".

Peço a anulação da questão

REFERÊNCIAS

<http://www.clubedohardware.com.br/artigos/Por-Dentro-da-Arquitetura-do-Pentium-4/1201/4>

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

Como o próprio candidato mostra, os atuais processadores da Intel e AMD usam um terceiro modelo de arquitetura, chamado de arquitetura híbrida. Um processador com modelo de arquitetura RISC, não poderia ser empregado nos PCs, porque não seria possível rodar os programas atuais, como Windows e Office. Deste modo, esses processadores usam um decodificador de instruções, que traduz as instruções CISC (empregadas nos programas para PCs), para instruções RISC. Entretanto, as microinstruções RISC não podem ser acessadas diretamente, ou seja, não é possível criar programas usando o modelo de arquitetura RISC, passando por cima deste decodificador. Deste modo, para PCs é possível escrever apenas programas usando modelo de arquitetura CISC. Além disso, as instruções RISC não são divulgadas pelo fabricante e são incompatíveis com as microinstruções de computadores que usam o modelo de arquitetura RISC.

Sendo assim, os microprocessadores atuais da Intel e AMD usam um terceiro modelo de arquitetura, chamado de arquitetura híbrida e não o modelo de arquitetura RISC, como informado na questão. Portanto, as alternativas C e D estão incorretas.

Como referência para a questão, citamos a bibliografia citada pelo autor e também o livro: VELLOSO, Fernando de C. **Informática: conceitos básicos**. 8ª edição. Rio de Janeiro: Elsevier, 2011.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 957

Inscrição: 456918

Candidato: MARIELE DE ALMEIDA LANES

Campus: Farrap

Dt.Envio: 21/05/2014 16:04:20

Questão: 16

Bibliografia: <http://www.clubedohardware.com.br/artigos/Por-Dentro-da-Arquitetura-do-Pentium-4/1201/4>

RECURSO:

Desde a geração anterior (6ª geração) os processadores da Intel utilizam uma arquitetura híbrida CISC/RISC, sendo que segundo Gabriel Torres "tanto a Intel quanto a AMD usam decodificadores CISC/RISC".

Portanto, temos duas alternativas corretas "C" e "E".

Devido a isso, peço a anulação da questão.

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

Como o próprio candidato mostra, os atuais processadores da Intel e AMD usam um terceiro modelo de arquitetura, chamado de arquitetura híbrida. Um processador com modelo de arquitetura RISC, não poderia ser empregado nos PCs, porque não seria possível rodar os programas atuais, como Windows e Office. Deste modo, esses processadores usam um decodificador de instruções, que traduz as instruções CISC (empregadas nos programas para PCs), para instruções RISC. Entretanto, as microinstruções RISC não podem ser acessadas diretamente, ou seja, não é possível criar programas usando o modelo de arquitetura RISC, passando por cima deste decodificador. Deste modo, para PCs é possível escrever apenas programas usando modelo de arquitetura CISC. Além disso, as instruções RISC não são divulgadas pelo fabricante e são incompatíveis com as microinstruções de computadores que usam o modelo de arquitetura RISC.

Sendo assim, os microprocessadores atuais da Intel e AMD usam um terceiro modelo de arquitetura, chamado de arquitetura híbrida e não o modelo de arquitetura RISC, como informado na questão. Portanto, as alternativas C e D estão incorretas.

Como referência para a questão, citamos a bibliografia citada pelo autor e também o livro: VELLOSO, Fernando de C. **Informática: conceitos básicos**. 8ª edição. Rio de Janeiro: Elsevier, 2011.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 802

Inscrição: 459109

Candidato: RUI ANTONIO DA ROCHA LORENSI

Campus: Farrap

Dt.Envio: 21/05/2014 10:00:36

Questão: 17

Bibliografia: <http://ark.intel.com/pt-br/products/series/77782>

RECURSO:

Na afirmativa I temos a descrição precisa de um modelo da família de processadores Core i7 EXTREME EDITION e a afirmação de que esses processadores possuem modelos com até 6 núcleos, no meu entendimento esta correta, pois, se estivesse sendo afirmado que os processadores Intel Core i7 (sem o Extreme Edition, que define essa condição de hexa-core Fonte: <http://www.intel.com.br/content/www/br/pt/processors/core/core-i7-processor.html>), possuem modelos com até seis núcleos ficaria duvidoso afirmar com precisão. É o que acontece na afirmativa III, pois, somente os Phenom II X6 possuem 6 núcleos (<http://products.amd.com/en-us/DesktopCPUDetail.aspx?id=727&f1=&f2=&f3=&f4=&f5=&f6=&f7=&f8=&f9=&f10=&f11=&f12=>), julguei a afirmativa III incorreta pelo fato de na afirmativa I ter ficado explícito o Extreme Edition, na forma como o gabarito foi apresentado (Alternativa "b") fica muito confuso saber qual o parâmetro que a banca organizadora realmente está definindo, pois poderia ter julgado a afirmativa III verdadeira e a banca alegar no gabarito que somente os processadores Phenom II X6 possuem 6 núcleos. Solicito a alteração de gabarito da Letra "b" para a letra "c".

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

Como o próprio autor cita no recurso, a família Phenom II possui um microprocessador "X6" com seis núcleos. Isso também pode ser encontrado no site do fabricante dos processadores (<http://www.amd.com/pt-br/products/processors/desktop/phenom-ii>).

Portanto, a afirmação III também encontra-se correta, assim como a afirmação I.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 900

Inscrição: 459109

Candidato: RUI ANTONIO DA ROCHA LORENSI

Campus: Farrap

Dt.Envio: 21/05/2014 14:04:12

Questão: 20

Bibliografia: Ciencia da computação, uma visao abrangente 11ª Ed. Bookman

RECURSO:

Para Brookshear (2013) o processo de inicialização é realizado pelo computador toda vez que ele for ligado. Esse procedimento transfere o sistema operacional de um armazenamento em massa para a memória principal. Em um computador um programa chamado sistema de inicialização (boot loader) e permanentemente armazenado na ROM da maquina. João Antonio (Informatica para concursos 3ª Ed., 2006) complementa que o processo de inicialização (boot) é composto por esse conjunto de acontecimentos onde a BIOS realiza uma rotina para verificar quais os equipamentos e componentes ligados estão ligados ao computador (Processador, Memoria RAM, HD, Mouse, etc) processo este conhecido como POST (POWER ON SELF TEST). Somente depois de concluído o POST é que os arquivos do sistema operacional são carregados. Na Wikipedia a definição para o processo de inicialização do núcleo do Linux é composto por diversas etapas. Antes da inicialização propriamente dita, o sistema computacional deve ser inicializado. O sistema possui um software embarcado em uma posição fixa de memória para iniciar o carregamento do núcleo. Em sistemas convencionais, o processo de inicialização ocorre com o carregamento da BIOS e inicialização do hardware. A BIOS, por sua vez, realiza a leitura do primeiro setor do disco (MBR) contendo o carregador de inicialização (bootloader). Os carregadores de inicialização mais comuns para computadores pessoais são o GRUB e LILO. O carregador de inicialização carrega a imagem do núcleo do sistema de arquivos temporário em memória e o sistema operacional assume o controle ([http://pt.wikipedia.org/wiki/Linux_\(n%C3%BAcleo\)#Processo_de_inicializa.C3.A7.C3.A3o](http://pt.wikipedia.org/wiki/Linux_(n%C3%BAcleo)#Processo_de_inicializa.C3.A7.C3.A3o) acesso em 21/05/2014 as 14:03).

Dessa forma solicito a alteração do gabarito da questão 20 da alternativa "a" para a alternativa "b".

RESPOSTA: () Deferido (x) Indeferido

FUNDAMENTAÇÃO:

A afirmativa I é correta. Como referência citamos o livro: FEDELI, Ricardo D. **Introdução à Ciência da Computação**. 2ª edição. São Paulo: Cengage Learning, 2013. Na página 82 o autor cita a afirmação colocada na prova.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 717

Inscrição: 459109

Candidato: RUI ANTONIO DA ROCHA LORENSI

Campus: Farrap

Dt.Envio: 20/05/2014 22:52:29

Questão: 25

Bibliografia: tanenbaum 4ª ed. Cap 6 Pag. 409

RECURSO:

Segundo Andrew Tanenbaum, não existe a flag FYN, conforme apresentado na alternativa "d", o correto seria FIN. Considerei a alternativa incorreta pelo fato da escrita estar errada. Solicito a anulação da questão por duplicidade de resposta, uma vez que pelo gabarito oficial a resposta correta seria letra "c"

RESPOSTA: (X) Deferido () Indeferido

QUESTÃO ANULADA

Houve um problema de grafia na alternativa D. Desta forma, as letras C e D seriam respostas para a questão 25. Portanto, a questão 25 deve ser ANULADA.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 1104

Inscrição: 807407

Candidato: LUIS PHELLIPE BUENO DE MELLO

Campus: Osorio

Dt.Envio: 21/05/2014 21:07:51

Questão: 25

Bibliografia: Gabriel Torres;Redes de Computadores ,Editora: NovaTerra (N/D)

RECURSO:

A questão aborda 2 alternativas incorretas, são as alternativas C e D . A D está errada por dois motivos , 1º a Flag escrita como FYN com "y" , por si só está errada,informo isso pois a grafia correta é FIN que tem uma ligação direta com a palavra Finish em ingles ,não satisfeito com somente essa bibliografia vou citar outras bibliografias no qual o senhor pode conferir que a grafia correta é FIN e qualquer outro termo é considerado como falho ou até mesmo uma falha de digitação , Redes de computadores larry L. Peterson ,bruce S. Davis editora elsevier , REDES DE COMPUTADORES , ANDREW S. TANENBAUM e até mesmo em apresentações localizada pelo site da ifrs <http://www.inf.poa.ifrs.edu.br/~peres/?p=100> .

Outra falha seria a forma de ser abortado com a palavra "pode" , pois a flag SYN é para indicar a o início de uma comunicação , usando a palavra "pode" se tem uma visão de diversas alternativas , inclusive a possibilidade de ser usado até outros termos de flag para iniciar uma comunicação .

Muito obrigado pela atenção e um ótimo trabalho

RESPOSTA: () Deferido () Indeferido

QUESTÃO JÁ ANULADA POR RECURSO ANTERIOR

.