



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

RESPOSTAS AOS RECURSOS DA PROVA DE INFORMÁTICA - ORGANIZAÇÃO E ARQUITETURA DE COMPUTADORES E SISTEMAS OPERACIONAIS

PROTOCOLO: 151

Inscrição: 2005018

Candidato: FERNANDO SAUER DOS SANTOS

Campus: Feliz

Dt.Envio: 18/05/2015 15:41:03

Questão: 2

Bibliografia: <http://www.extremenetworks.com.br/site/Conteudo/40/Glossario.aspx>

RECURSO:

Segundo a referência bibliográfica citada, esta, fabricante de equipamentos de redes informa que "OC Optical Carrier, usado para especificar a velocidade das redes de fibra ótica conforme com o padrão SONET. OC-1 = 51.85 Mbps, OC-3 = 155.52 Mbps, OC-12 = 622.08 Mbps, OC-24 = 1.244 Gbps, OC-48 = 2.488 Gbps, OC-96 = 4.976 Gbps, OC-192 = 9.6 Gbps e OC-255 = 13.21 Gbps ", ou seja, o padrão OC-24, OC-48, OC-96 tem velocidades muito acima do especificado como resposta correta na questão 2 "51,8Mbps a 39,8Gbps"

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

A bibliografia citada pelo candidato não fazia parte da bibliografia amplamente divulgada no site do referido concurso.

Segue abaixo trecho da bibliografia adotada no concurso.

ROSS, K. W.; KUROSE, J. F. Redes de Computadores e a Internet: Uma Abordagem Topdown. Editora: ADDISON-WESLEY, 2010, ISBN 8588639971.

SOARES, L. F. G.; LEMOS, S. G. Redes de Computadores: das LANs, MANs e WANs às Redes ATM. Colcher Editora: Campus, 1995, ISBN 857001998X.

TANENBAUM, A S.; WETHERALL, D. J. Redes de Computadores - 4ª Ed. Pearson Education – BR, 2011, ISBN 857605924X.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 595

Inscrição: 2004303

Candidato: MARA LISIANE SIEVERT

Campus: Feliz

Dt.Envio: 19/05/2015 21:58:15

Questão: 2

Bibliografia: RAINER Jr, R., CEGIELSKI, C. Introdução a Sistemas de Informação. 3ª Edição. Rio de Janeiro: Elsevier

RECURSO:

Peço a anulação da questão em virtude de que não existe resposta correta, pois conforme bibliografia abaixo as velocidades não variam entre os valores colocados nas afirmativas.

Segundo RAINER e CEGIELSKI (2012, p. 417), o SONET define taxas de linha ótica, conhecidas como sinais de portadora ótica (OC – Optical Carrier). A velocidade básica é 51,84 Mbps (OC-1), e as velocidades mais altas são múltiplos diretos dessa velocidade básica. Por exemplo, o OC-3 é executado em 155,52Mbps, ou seja, três vezes a velocidade do OC-1.

As velocidades de conexão do padrão Optical Carrier, segundo REMOALDO (2015), tem início em 51.84 Mbps e pode ir crescendo em diversos níveis múltiplos desta velocidade (chamados Optical Carrier (OC) levels) até atingir velocidades de 9.6 Gbits/s (OC-192). As taxas de transmissão mais frequentes são: 51.84 Mbps (OC-1), 155.52 Mbps (OC-3), 622.08 Mbps (OC-12), 2,488.32 Mbps (OC-48).

Referência:

RAINER Jr, R., CEGIELSKI, C. Introdução a Sistemas de Informação. 3ª Edição. Rio de Janeiro: Elsevier, 2012.

REMOALDO, P. Disponível em: <https://web.fe.up.pt/~mgi97018>. Acesso em 19 de maio de 2015.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

A bibliografia citada pelo candidato não fazia parte da bibliografia amplamente divulgada no site do referido concurso.

Segue abaixo trecho da bibliografia adotada no concurso.

ROSS, K. W.; KUROSE, J. F. Redes de Computadores e a Internet: Uma Abordagem Topdown. Editora: ADDISON-WESLEY, 2010, ISBN 8588639971.

SOARES, L. F. G.; LEMOS, S. G. Redes de Computadores: das LANs, MANs e WANs às Redes ATM. Colcher Editora: Campus, 1995, ISBN 857001998X.

TANENBAUM, A S.; WETHERALL, D. J. Redes de Computadores - 4ª Ed. Pearson Education – BR, 2011, ISBN 857605924X.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 310

Inscrição: 2004303

Candidato: MARA LISIANE SIEVERT

Campus: Feliz

Dt.Envio: 19/05/2015 08:20:13

Questão: 11

Bibliografia: TORRES, Gabriel. Hardware curso completo. 4. ed. Rio de Janeiro: Axcel Books do Brasil, 1998.

RECURSO:

11. Em relação a barramentos de computador, analise as afirmativas abaixo identificando com um “V” quais são VERDADEIRAS e com um “F” quais são FALSAS, assinalando a seguir a alternativa em que a sequência está colocada, de cima para baixo:

() Barramentos podem ser usados tanto dentro da CPU (Central Processing Unit), para transportar dados de e para a ULA, quanto podem ser externos à ULA, servindo para a comunicação com a memória ou com dispositivos de entrada/saída.

() A CPU é o único dispositivo que pode funcionar como mestre do barramento externo.

() O número de posições de memória que podem ser endereçadas é diretamente proporcional ao número de linhas de endereço de memória do barramento externo.

() O padrão de barramento USB (Universal Serial Bus), em sua versão original, permitia que até 127 dispositivos fossem conectados em um único computador.

Peço anulação da questão 11, pois não existe resposta correta.

Segundo o gabarito, a alternativa “() O padrão de barramento USB (Universal Serial Bus), em sua versão original, permitia que até 127 dispositivos fossem conectados em um único computador.” é FALSA.

A literatura não menciona, que somente a versão original permitia que até 127 dispositivos fossem conectados”. Pelo contrário, independentemente da versão, as especificações do USB preveem a conexão de até 127 dispositivos ao mesmo tempo.

No barramento USB é possível conectar até 127 dispositivos diferentes no mesmo conector da placa mãe (TORRES, 1998).

Com o uso do USB é possível conectar até 127 dispositivos em uma única porta USB, que só é possível com o uso de HUBs USB, uma espécie de multiplicados de portas USB. (LACERDA, 2008).

A conexão de vários aparelhos ao mesmo tempo: é possível conectar até 127 dispositivos ao mesmo tempo em uma única porta USB. Isso pode ser feito, por exemplo, por meio de hubs, dispositivos que utilizam uma única conexão USB para oferecer um número maior delas. É válido ressaltar que nem sempre esse modo de funcionamento é viável, uma vez que a velocidade de transmissão de dados é dividida entre todos os equipamentos (ALECRIM, 2009);

Assim, peço a anulação desta questão por não ter nenhuma alternativa correta.

Referências:

ALECRIM, E. Tecnologia USB (Universal Serial Bus). Disponível em < <http://www.infowester.com/usb.php> >. Acesso em 19 de maio de 2015.

LACERDA, I. M. F. De. MICROCOMPUTADORES 2ª Edição, Rio de Janeiro: Senac Nacional, 2008.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

TORRES, Gabriel. Hardware curso completo. 4. ed. Rio de Janeiro: Axcel Books do Brasil, 1998.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

No recurso, argumenta-se que a última alternativa do enunciado é falsa. No entanto, em dois trechos do próprio recurso, o candidato afirma a veracidade da última alternativa do enunciado: “Pelo contrário, independentemente da versão, as especificações do USB preveem a conexão de até 127 dispositivos ao mesmo tempo” e “No barramento USB é possível conectar até 127 dispositivos diferentes no mesmo conector da placa mãe”. Em nenhum trecho da última alternativa do enunciado está dito que somente a versão original do padrão USB permitia até 127 dispositivos conectados.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 320

Inscrição: 2003891

Candidato: PAULO RICARDO CECHELERO VILLA

Campus: Feliz

Dt.Envio: 19/05/2015 09:12:25

Questão: 12

Bibliografia: HENNESSY, PATTERSON, Organização e Projeto de Computadores - TANENBAUM, Organização Estruturada de C

RECURSO:

Ilustríssima banca examinadora, o gabarito considerou a afirmativa certa sendo a opção D, referênte à questão número 12.

Apesar da compreensão inicialmente estabelecida por esta Banca Examinadora, requer a ponderação de que de acordo com Hennesy & Patterson, o caminho de dados é composto por registradores, memória de dados e/ou instruções, ULA e barramentos.

Embora Tanenbaum considere o caminho de dados conforme a resposta da questão sugere, não há especificação se a arquitetura da questão é do tipo Harvard ou Von Neumann, gerando uma dúvida sobre qual referência de modelo de arquitetura de processador deve ser considerada.

Assim, requer a avaliação das ponderações apresentadas, de modo a promover a anulação/alteração de gabarito da questão.

TANENBAUM, A. S. Organização Estruturada de computadores. São Paulo: Prentice-Hall do Brasil, 2007.
HENNESSY, J.; PATTERSON D. Organização e Projeto de Computadores: A interface Hardware/Software. Rio de Janeiro: Elsevier, 2005.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

A argumentação do recurso baseia-se no fato de que duas referências bibliográficas oficiais trazem definições ligeiramente diferentes para caminho de dados. No entanto, essa argumentação somente faria sentido se a alternativa “d” tivesse sido escrita como: “O caminho de dados (*data path*) da CPU é constituído SOMENTE pela ULA, barramento(s) e registradores, tratando-se, portanto, de um circuito sequencial.” Da maneira como foi escrita, a alternativa “d” não contradiz a definição de caminho de dados de Patterson & Hennesy.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 324

Inscrição: 2003891

Candidato: PAULO RICARDO CECHELERO VILLA

Campus: Feliz

Dt.Envio: 19/05/2015 09:36:54

Questão: 15

Bibliografia: HENNESSY, PATTERSON, Organização e Projeto de Computadores - TANENBAUM, Organização Estruturada de C

RECURSO:

Ilustríssima banca examinadora, o gabarito considerou a afirmativa certa sendo a opção B, referênte à questão número 15.

Apesar da compreensão inicialmente estabelecida por esta Banca Examinadora estar de acordo com a interpretação estabelecida por Tanenbaum, a segunda regra de projeto de acordo com Hennesy & Paterson concebe: "Menor é mais rápido: o desejo de velocidade é o motivo para que o MIPS tenha 32 registradores em vez de muito mais", o que tornaria a afirmação "O número de registradores deve ser reduzido" como verdadeira.

Ademais, o MIPS é o principal projeto que contém o conjunto de instruções RISC usado para ensino de arquitetura de computadores.

Assim, requer a avaliação das ponderações apresentadas, de modo a promover a anulação/alteração de gabarito da questão.

TANENBAUM, A. S. Organização Estruturada de computadores. São Paulo: Prentice-Hall do Brasil, 2007.
HENNESSY, J.; PATTERSON D. Organização e Projeto de Computadores: A interface Hardware/Software. Rio de Janeiro: Elsevier, 2005.

(X) DEFERIDO () INDEFERIDO

FUNDAMENTAÇÃO: QUESTÃO ANULADA



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 604

Inscrição: 2004303

Candidato: MARA LISIANE SIEVERT

Campus: Feliz

Dt.Envio: 19/05/2015 22:44:25

Questão: 16

Bibliografia: <http://sca.unioeste-foz.br/~grupob4/pages/item4org.html>

RECURSO:

Peço anulação da questão 16, pois existem duas alternativas incorretas: Letra “A” e “E”.

A alternativa “A memória virtual é uma técnica de fazer com que o computador pareça ter uma memória principal maior do que realmente tem. Isso ocorre porque o espaço de endereço virtual é maior que o espaço de endereço físico.” está incorreta.

A alternativa está incorreta em virtude de que nem sempre o espaço de endereçamento virtual é maior que o espaço de endereçamento físico, pois dependerá da necessidade do processo que estiver sendo escalonado. Alguns processos exigirão memória virtual, mas não necessariamente um espaço de endereçamento maior que a memória física. No sistema de memória virtual, o grande espaço de endereço virtual é traduzido para um espaço de memória física menor através da combinação de segmentação e paginação via hardware e software.

Referência:

<http://sca.unioeste-foz.br/~grupob4/pages/item4org.html>

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

A questão 16 está correta, tomando-se como referência a bibliografia oficial. O endereço de internet utilizado no recurso não faz parte da bibliografia oficial.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 154

Inscrição: 2005018

Candidato: FERNANDO SAUER DOS SANTOS

Campus: Feliz

Dt.Envio: 18/05/2015 15:51:49

Questão: 18

Bibliografia: Erro gramatical

RECURSO:

Na alternativa A, citada como correta, "Controladores de entrada/saída executam armazenamento temporário de dados para gerenciar uma eventualmente grande diferença...", gerenciar uma eventualmente grande diferença é um erro gramatical, dificultando/impossibilitando a completa interpretação da frase

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

Não existe erro gramatical algum na alternativa "a", e a frase é totalmente compreensível.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 17

Inscrição: 2003035

Candidato: ARIEL GUSTAVO ZUQUELLO

Campus: Feliz

Dt.Envio: 18/05/2015 10:04:41

Questão: 19

Bibliografia: Andrew Tanenbaum - Sistemas Operacionais Modernos 3ª Edição, 2010

RECURSO:

Na questão 19, a comparação é feita entre duas arquiteturas, no entanto essa comparação acontece entre um hardware X com tempo de clock 250 ps e 2,0 CPI e um hardware Y com tempo de clock de 500 ps e 1,2 CPI. Nessa situação, em momento algum o hardware X será mais rápido que o hardware Y.

A resposta que apresenta no gabarito é a alternativa c) O computador X é 20% mais rápido que o computador Y.

Essa alternativa estaria certa, se somente se o COMPUTADOR Y FOSSE 20% MAIS RÁPIDO QUE O COMPUTADOR X.

Portanto a alternativa está errada. Peço assim, o anulamento da questão já que a resposta está com valores invertidos.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

A questão 19 está correta. Para se determinar a velocidade com que um computador genérico roda um determinado programa, deve-se levar em conta a duração de seu ciclo de *clock* e o seu número médio de ciclos de *clock* por instrução (CPI). A argumentação do recurso baseia-se somente no ciclo de *clock*, o que não faz sentido.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 328

Inscrição: 2003891

Candidato: PAULO RICARDO CECHELERO VILLA

Campus: Feliz

Dt.Envio: 19/05/2015 09:44:54

Questão: 20

Bibliografia: HENNESSY, PATTERSON, Organização e Projeto de Computadores - TANENBAUM, Organização Estruturada de C

RECURSO:

Ilustríssima banca examinadora, o gabarito considerou a afirmativa certa sendo a opção D, referente à questão número 20.

Sendo que a afirmativa "Paralelismo no nível de processador gera um ganho de desempenho consideravelmente superior ao paralelismo ao nível de instruções" é considerada verdadeira.

Apesar da compreensão inicialmente estabelecida por esta Banca Examinadora estar de acordo com a interpretação estabelecida por Tanenbaum, não há especificação referente à quantidade de processadores ou unidades disponíveis na arquitetura paralela/superscalar.

Ademais, a lei de Ahmdal (Hennesy & Patterson) limita o ganho de desempenho ao trecho da aplicação que pode ser executada em paralelo, sendo que não há, na afirmação referida, menção ao tipo de aplicação que é utilizada para promover a comparação de desempenho.

Assim, requer a avaliação das ponderações apresentadas, de modo a promover a anulação/alteração de gabarito da questão.

TANENBAUM, A. S. Organização Estruturada de computadores. São Paulo: Prentice-Hall do Brasil, 2007.
HENNESSY, J.; PATTERSON D. Organização e Projeto de Computadores: A interface Hardware/Software. Rio de Janeiro: Elsevier, 2005.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

Embora possam existir situações patológicas em que o paralelismo no nível de processador não gere ganho de desempenho superior ao paralelismo no nível de instrução, a afirmativa III está essencialmente correta. Essa afirmativa está de acordo com a referência do Tanenbaum e não há nada na referência de Patterson & Hennesy que a desminta.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 161

Inscrição: 2005018

Candidato: FERNANDO SAUER DOS SANTOS

Campus: Feliz

Dt.Envio: 18/05/2015 16:04:24

Questão: 23

Bibliografia: http://web.mit.edu/rhel-doc/4/RH-DOCS/rhel-isa-pt_br-4/s1-memory-concepts.html

RECURSO:

Segundo a bibliografia <http://windows.microsoft.com/pt-br/windows/what-is-virtual-memory#1TC=windows-7> "Se faltar ao seu computador a quantidade de memória RAM necessária para executar um programa ou uma operação, o Windows usa a memória virtual para compensar.", sendo esta afirmação confirmada pela bibliografia http://web.mit.edu/rhel-doc/4/RH-DOCS/rhel-isa-pt_br-4/s1-memory-concepts.html. Com isso podemos afirmar que a memória virtual é utilizada somente quando a memória RAM não é mais suficiente, não sendo aplicada a afirmação da questão, "Um programa não precisa estar todo na memória para executar...". Da mesma forma, o que é identificado como memória na questão? Memória virtual não é memória? Por último, considerando a possibilidade da resposta ser a alternativa "D) Memória virtual" segundo a bibliografia <https://support.microsoft.com/pt-br/kb/2160852/pt-br>, podemos afirmar que a questão 23 tem mais de uma resposta pois, paginação (alternativa A) e memória virtual são sinônimos.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

De acordo com a referência contida na bibliografia do concurso (OLIVEIRA, Romulo Silva de; CARISSIMI, Alexandre da Silva; TOSCANI, Simão Sirineo. Sistemas operacionais. 4. ed. Porto Alegre, RS: Instituto de Informática da UFRGS, Bookman, 2010. xii, 374 p. (Série livros didáticos informática UFRGS, n. 11) ISBN 9788577805211), página 176, no parágrafo inicial do capítulo de memória virtual, é afirmado: "No capítulo anterior, foram apresentadas técnicas de gerência de memória que carregam para a memória principal todo o programa a ser executado. Entretanto, um programa não precisa estar todo na memória para executar. Muitas partes de um programa não são necessárias todo o tempo. Por exemplo, considere o programa editor de texto. Normalmente, os editores de texto oferecem aos usuários funções que raramente são utilizadas. As rotinas que implementam tais funções somente precisam estar na memória naqueles raros instantes em que são realmente necessárias. Um outro exemplo são as partes de um programa que tratam exceções, como erro no acesso aos arquivos. Essa parte de um programa somente é necessária quando efetivamente ocorre um erro, o que é pouco frequente. Se cada programa ocupar, a cada momento, somente a memória física que realmente necessita, haverá uma substancial economia de espaço na memória principal. O espaço liberado permitiria a carga e execução simultânea de mais programas, ou então, programas maiores poderiam ser executados. Programas poderiam até ser maiores que a própria memória física, pois apenas uma parte deles precisaria estar na memória a cada instante. A memória virtual é a técnica que permite o gerenciamento dessas necessidades."

Memória virtual e paginação não são sinônimos. A técnica de memória virtual pode ser implementada utilizando-se tanto paginação quanto segmentação ou segmentação paginada. O Windows utiliza paginação na implementação da sua memória virtual, mas o Linux utiliza segmentação paginada, por exemplo. Quando a memória virtual é implementada com paginação, ela também é conhecida como paginação sob demanda. A paginação simples necessita que todo o programa esteja na memória.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 223

Inscrição: 2005133

Candidato: LUCAS TEIXEIRA

Campus: Feliz

Dt.Envio: 18/05/2015 20:45:31

Questão: 23

Bibliografia: TANENBAUM, A. S. Organização Estruturada de Computadores. São Paulo: Prentice-Hall do Brasil, 2007.

RECURSO:

Capítulo 6 / Memória Virtual.

Le-se "Este método, agora denominado memória virtual" refere-se ao nome de uma técnica de gerencia de memória na qual se inclui o descrito no texto.

Quando na realidade não o nome da técnica, mas a característica que é esperada como resposta conforme o enunciado "Estamos falando de uma característica ... denominada:".

Então o nome da técnica de gerencia de memória não cabe como resposta, mas a característica em si é chamada "Paginação" (na bibliografia Capítulo 6 / Memória Virtual / Paginação).

Resposta correta deve ser alternativa A.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

De acordo com a referência contida na bibliografia do concurso (OLIVEIRA, Romulo Silva de; CARISSIMI, Alexandre da Silva; TOSCANI, Simão Sirineo. Sistemas operacionais. 4. ed. Porto Alegre, RS: Instituto de Informática da UFRGS, Bookman, 2010. xii, 374 p. (Série livros didáticos informática UFRGS, n. 11) ISBN 9788577805211), página 176, no parágrafo inicial do capítulo de memória virtual, é afirmado: "No capítulo anterior, foram apresentadas técnicas de gerência de memória que carregam para a memória principal todo o programa a ser executado. Entretanto, um programa não precisa estar todo na memória para executar. Muitas partes de um programa não são necessárias todo o tempo. Por exemplo, considere o programa editor de texto. Normalmente, os editores de texto oferecem aos usuários funções que raramente são utilizadas. As rotinas que implementam tais funções somente precisam estar na memória naqueles raros instantes em que são realmente necessárias. Um outro exemplo são as partes de um programa que tratam exceções, como erro no acesso aos arquivos. Essa parte de um programa somente é necessária quando efetivamente ocorre um erro, o que é pouco frequente. Se cada programa ocupar, a cada momento, somente a memória física que realmente necessita, haverá uma substancial economia de espaço na memória principal. O espaço liberado permitiria a carga e execução simultânea de mais programas, ou então, programas maiores poderiam ser executados. Programas poderiam até ser maiores que a própria memória física, pois apenas uma parte deles precisaria estar na memória a cada instante. A memória virtual é a técnica que permite o gerenciamento dessas necessidades."

A paginação simples necessita que todo o programa esteja na memória, então o citado não é uma característica da paginação. A técnica de memória virtual pode ser implementada utilizando-se tanto paginação quanto segmentação ou segmentação paginada. Quando a memória virtual é implementada com paginação, ela também pode ser chamada de paginação sob demanda, mas não existia tal denominação entre as alternativas.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 25

Inscrição: 2003035

Candidato: ARIEL GUSTAVO ZUQUELLO

Campus: Feliz

Dt.Envio: 18/05/2015 10:15:05

Questão: 29

Bibliografia: <http://windows.microsoft.com/pt-br/windows/set-parental-controls#1TC=windows-7>

RECURSO:

A questão 29 fala sobre controle de permissões no windows 7. Para tal, o gabarito traz a alternativa E como correta, somente a alternativa II. Porém, a alternativa III também está correta. A pessoa que desenvolveu se equivocou.

Alternativa III - Usando o recurso Controle dos Pais no Windows 7, você pode limitar o acesso ao computador de uma conta de usuário das seguintes maneiras: limite de tempo, restrições de jogos, restrição de programas e restrição de acesso a Internet.

Pois bem, dentre essas opções sugeridas na alternativa III as três primeiras: limitação de tempo, restrição de jogos e restrição de programas estão corretas como referência do site da Microsoft.

No entanto, a opção RESTRIÇÃO DE ACESSO A INTERNET, também pode ser restringida pelos pais. Já que o pai tem acesso a RESTRINGIR PROGRAMAS, e o navegador de internet é um programa, ele pode SIM bloquear o programa para acesso a internet.

Acredito que faltou especificar por exemplo: RESTRINGIR "SITES" NO ACESSO A INTERNET. Fosse elaborada dessa forma teria sim fundamento.

Portanto, peço a troca da alternativa da opção E para a alternativa C conforme justificativa supracitada.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

De acordo com a referência citada na bibliografia do concurso (PREPPERNAU, Joan; COX, Joyce. Windows 7: passo a passo. Porto Alegre, RS: Bookman, 2010. xliii, 542 p. (Série passo a passo) ISBN 9788577806591), páginas 93 e 105, existe apenas 3 limitações de acesso no Windows 7: limites de tempo, restrições de jogos e restrições de programas. Isto pode ser confirmado abrindo-se o painel de controle no Windows 7.

A maneira indireta de restrição citada pelo candidato é muito suscetível a falhas, pois outros programas além dos navegadores podem acessar a Internet, o bloqueio não será a nível de sistema.

No Windows Vista, era realmente possível realizar a restrição de acesso a Internet (<http://windows.microsoft.com/pt-br/windows-vista/limit-the-content-that-children-can-view-on-the-web>), mas a questão se referia ao Windows 7.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 163

Inscrição: 2005018

Candidato: FERNANDO SAUER DOS SANTOS

Campus: Feliz

Dt.Envio: 18/05/2015 16:13:04

Questão: 29

Bibliografia: <http://windows.microsoft.com/pt-br/windows7/products/features/parental-controls>

RECURSO:

Bibliografias adicionais: <http://windows.microsoft.com/pt-br/windows-vista/limit-the-content-that-children-can-view-on-the-web>

<http://windows.microsoft.com/pt-br/windows/what-can-control-parental-controls#ITC=windows-7>

Segundo as bibliografias citadas (empresa desenvolvedora do Microsoft Windows 7), utilizando o recurso de controle dos pais é possível limitar o acesso ao computador de uma conta de usuário das seguintes maneiras: Limites de tempo, restrições de jogos, restrições de programas e restrições de acesso a internet. Com base nas referências, o ítem III da questão está correta, fazendo com que a alternativa correta da questão seja a alternativa C e não a alternativa E como citado no gabarito.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

De acordo com a referência citada na bibliografia do concurso (PREPPERNAU, Joan; COX, Joyce. Windows 7: passo a passo . Porto Alegre, RS: Bookman, 2010. xliii, 542 p. (Série passo a passo) ISBN 9788577806591), páginas 93 e 105, existe apenas 3 limitações de acesso no Windows 7: limites de tempo, restrições de jogos e restrições de programas. Isto pode ser confirmado abrindo-se o painel de controle no Windows 7. A bibliografia citada pelo candidato confirma os 3 tipos de controle de acesso no Windows 7, o link que descreve como configurar restrições de acesso a Internet refere-se ao Windows Vista.



Ministério da Educação
Secretaria de Educação Profissional e Tecnológica
Instituto Federal de Educação, Ciência e Tecnologia do Rio Grande do Sul

PROTOCOLO: 22

Inscrição: 2003696

Candidato: GUILHERME DA SILVA XAVIER

Campus: Feliz

Dt.Envio: 18/05/2015 10:11:46

Questão: 30

Bibliografia: Arman Danesh - Dominando o Linux

RECURSO:

A questão 30 informa o comando CHMOD, como base para resolução do problema.

"chmod 777 Documentos; chmod ug-x Documentos"

O enunciado diz "A seguir, o seguinte comando foi executado"

Entende-se que houve apenas uma linha de comando.

O comando CHMOD foi escrito de forma errada que caso seja executado acarretará um erro de sintaxe.

O comando CHMOD não é seguido de ";" conforme esta na prova e também não pode haver dois comandos na mesma linha.

Por esse motivo venho solicitar a anulação da questão 30.

() DEFERIDO (X) INDEFERIDO

FUNDAMENTAÇÃO:

O ";" é usado para concatenar os dois CHMOD, sendo que assim o Linux, com uma única linha de comando, executará ambos os CHMOD em sequência.

Além disso, testando essa exata linha de comando em um terminal do Linux, pode ser confirmado na prática que o sistema se comporta exatamente como especificado no gabarito.